

<b>Име на предметот</b>	<b>Современи компјутерски системи</b>	<b>Шифра</b>	<b>ISK122Z5</b>
<b>Наставник</b>	Проф. Д-р Марјан Гушев, Доц. Д-р Анастас Мишев		
<b>Статус</b>	Изборен	<b>Кредити</b>	<b>6</b>
<b>Семестар</b>	Зимски(VII)	<b>Неделен фонд</b>	2+1+2
<b>Цели</b>	Целта на курсот е запознавање на студентите на напредните процесорски архитектури од POST RISC генерациите, правците на развој, сличностите и разликите помеѓу тие правци, како и главни претставници.		
<b>Содржина</b>	Современи микропроцесори, POST RISC технологија, суперскаларни и VLIW процесори, редоследно процесирање и процесирање вон редослед, преименување регистри, предвидување на разгранување, издавање на инструкции, складирање и доставување на инструкции, извршување на инструкции, комплетирање на инструкции и повлекување на инструкции.		
<b>Условеност</b>	Микропроцесори и микроконтролери		
<b>Литература</b>	<ol style="list-style-type: none"> <li>1. Гушев М, Современи компјутерски системи, Медис, Скопје</li> <li>2. Hennessy J., Patterson D., Computer Architecture: A Quantative Approach, third edition, Morgan Kaufman</li> <li>3. Stallings W.: Computer Organization &amp; Architecture, Prentice Hall.</li> </ol>		
<b>Проверка на знаења и оценување</b>			
<b>Континуирана проверка</b>		<b>Комплетен испит</b>	
1. Колоквиуми	2	1. Писмен испит	да
Писмено	да	Задачи	
Усмено	да	Теорија	
Задачи		2. Практичен (лаб)	да
Теорија		3. Е-тест	
Практичен (лаб)	да	4. Усен испит	да
Е-тест		5. Семинарски работи, домашни задачи	*
2. Тестови	4	Забелешка: * Студентот ги задржува поените од семинарските и домашните задачи добиени во текот на семестарот.	
3. Семинарски работи, домашни задачи	2+10		
4. Активност и/или редовност			
5. Завршен испит			
<b>Услов за потпис и право на испит:</b> завршени семинарски и домашни			