

1.	Наставен предмет	Микропроцесорски системи		
2.	Шифра	ETF083L08		
3.	Студиска програма	ИКИ, КСИА		
4.	Семестар (изборност)	летен (задолжителен)		
5.	Цели на предметот	Запознавање со структурата на 8-битни и 16-битни микропроцесори, интегрирани компоненти за поврзување со блезно/излезни уреди, програмирање во асемблер		
6.	Оспособен за (компетенции)	Познавање на основите на архитектурата и организацијата на микропроцесорите, како и техниката на нивно програмирање		
7.	Услов за запишување на предметот	Компјутерски архитектури (ИКИ) нема (КСИА)		
8.	Основна литература (до 3 наслови)	<ol style="list-style-type: none"> 1. 8085 User's Manual, Intel Corp., 1980 2. 8086 User's Manual and Programming, Intel Corp., 1982 3. Brian Brey, The Intel Microprocessors - 8086/8088, 80186/80188, 80286, 80386, 80486, Pentium, Pentium Pro Processor, Pentium II, Pentium III, , Pentium IV, Prentice Hall, 2003 		
9.	Број на кредити	6		
10.	Вкупен расположив фонд на време	6 ECTS x30 часа = 180 часа		
11.	Распределба на расположивото време			
	11.1.	П -	Предавања-теоретска настава (15 недели x 3 часа)	45 часа
	11.2.	ЛВ -	Лабораториски вежби (15 недели x 1 час)	15 часа
	11.3.	АВ -	Аудиторни вежби, консултации	15 часа
	11.4.	СУ -	Самостојно учење	85 часа
	11.5.	ПЗ -	Проверка на знаење(2 x 3 часа)+(2 x 0.5 часа)	7 часа
	11.6.	СЗ -	Семинарски работи, самостојни задачи	13 часа
12.	Оценување			
	12.1.	Посетеност на настава до 10 бода		10 бода
	12.2.	Парцијални испити (2 x 100 бода)		200 бода
	12.3.	Тестови (2 x 25 бода)		50 бода
	12.4.	Семинарски работи и самостојни задачи		20 бода
	12.5.	Лабораториски вежби		20 бода
	Забелешка:		Оценки:	
			од 180 до 204 бода	6 (шест)
			од 205 до 222	7 (седум)
			од 223 до 252	8 (осум)
			од 253 до 276	9 (девет)
			од 277 до 300	10 (десет)
13.	Услов за потпис и формален испит		Реализирани активности: од 11.1 до 11.5	

ПЛАНИРАЊЕ АКТИВНОСТИ ЗА НАСТАВНИОТ ПРЕДМЕТ МИКРОПРОЦЕСОРСКИ СИСТЕМИ

недела	Предавања - теоретска настава		Аудиторни и лабораториски вежби	
	часа	тема	часа	тема
I.	3	Основни поими за микропроцесори и микропроцесорски системи	1	Компоненти за поврзување со периферните уреди
II.	3	Архитектура на 8085 (8-битни микропроцесори), работни циклуси, меморија, Влез/Излез, прекини.	1	Компоненти за поврзување со периферните уреди
III.	3	Архитектура на 8085 (8-битни микропроцесори), работни циклуси, меморија, Влез/Излез, прекини.	1	Компоненти за поврзување со периферните уреди
IV.	3	Архитектура на 8085 (8-битни микропроцесори), работни циклуси, меморија, Влез/Излез, прекини.	1	Компоненти за поврзување со периферните уреди
V.	3	Асемблер на 8085	2	Компоненти за поврзување со периферните уреди
			1	Асемблер на 8085
VI.	3	Асемблер на 8085	2	Емулатор на 8085
			1	Асемблер на 8085 - прекини
VII.	3	Асемблер на 8085	2	Емулатор на 8085 - прекини
			1	Асемблер на 8085
VIII.	3	ПАРЦИЈАЛЕН ИСПИТ	2	Емулатор на 8085 - програмирање
			ПАРЦИЈАЛЕН ИСПИТ	
IX.	3	Архитектура на 8086 и 8088 (16-битни микропроцесори)	1	8086 карактеристични компоненти за поврзување со периферии
X.	3	8086 и 8088 - работни циклуси	1	8086 карактеристични компоненти за поврзување со периферии
XI.	3	8086 и 8088 - организација на меморија	1	8259 Програмабилен интерапт контролер
XII.	3	8086 и 8088 - Влез/Излез, прекини	1	8259 Програмабилен интерапт контролер
XIII.	3	8086 и 8088 - програмирање со асемблер	1	Асемблер на 8086
XIV.	3	8086 и 8088 - минимален и максимален режим на работа, работа во повеќепроцесорска околина	1	Асемблер на 8086
			2	Работа со 8086 емулатор
XV.	3	8086 и 8088 - математички копроцесор	1	Асемблер на 8086
			2	Работа со 8086 емулатор
Збир	45		30	