

Микрокомпјутерски системи (3+2) 6 ECTS

Архитектура и инструкциско множество на *Intel x86*, асемблер, изучување на внатрешна градба на процесорот, прекини, *BIOS*, повикување на системски рутини од оперативен систем, процесирање раководено од прекини, *Windows* системски рутини на *x86*, примери на влезно излезни кола, микроконтролери, вградени системи, пресметување што продира насекаде. Архитектура на микрокомпјутерски систем. Влезно излезни контролери, типови на меморија, програмирање на влезно излезни уреди, DMA контролери, сериски и паралелни контролери, видео и диск контролери.

Предуслови: Завршени 60 ЕЦТС.

Литература: Logic and Computer Design Fundamentals, M. Morris Mano, Charles Kime, Prentice Hall; Computer Organization & Design, Patterson, Hennessy, 3rd. Edition, 2005, Morgan Kaufman