

## **Напредни компјутерски архитектури (3+2) 6 ECTS**

Современи микропроцесори, *POST RISC* технологија, суперскаларни и *VLIW* процесори, редоследно процесирање и процесирање вон редослед, преименување регистри, предвидување на разгранување, издавање на инструкции, складирање и доставување на инструкции, извршување на инструкции, комплетирање на инструкции и повлекување на инструкции.

**Предуслови:** Архитектура и организација на компјутери

**Литература:** J. L. Hennessy, D. A. Patterson, Computer Architecture: A Quantitative Approach, Morgan Kaufmann, 2003, W. Stallings, Computer Organization and Architecture: Designing for Performance, Prentice Hall, 2002